

訂正版

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2005 年 9 月 29 日 (29.09.2005)

PCT

(10) 国際公開番号
WO 2005/091264 A1

- (51) 国際特許分類: G09G 3/30, 3/20
(21) 国際出願番号: PCT/JP2005/005122
(22) 国際出願日: 2005 年 3 月 22 日 (22.03.2005)
(25) 国際出願の言語: 日本語
(26) 国際公開の言語: 日本語
(30) 優先権データ:
特願2004-087012 2004 年 3 月 24 日 (24.03.2004) JP
(71) 出願人 (米国を除く全ての指定国について): ローム株式会社 (ROHM CO.,LTD) [JP/JP]; 〒6158585 京都府京都市右京区西院溝崎町 2 1 番地 Kyoto (JP).
(72) 発明者; および
(75) 発明者/出願人 (米国についてののみ): 前出 淳 (MAEDE, Jun) [JP/JP]; 〒6158585 京都府京都市右京区西院溝崎町 2 1 番地 ローム株式会社内 Kyoto (JP). 矢熊 宏司 (YAGUMA, Hiroshi) [JP/JP]; 〒6158585 京都府京都市

右京区西院溝崎町 2 1 番地 ローム株式会社内 Kyoto (JP). 阿部 真一 (ABE, Shinichi) [JP/JP]; 〒6158585 京都府京都市右京区西院溝崎町 2 1 番地 ローム株式会社内 Kyoto (JP). 藤川 昭夫 (FUJIKAWA, Akio) [JP/JP]; 〒6158585 京都府京都市右京区西院溝崎町 2 1 番地 ローム株式会社内 Kyoto (JP).

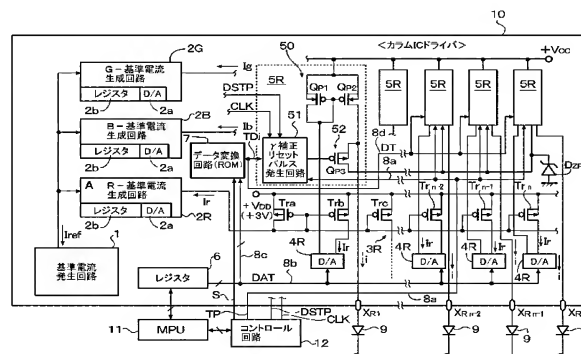
(74) 代理人: 梶山 信是, 外 (KAJIYAMA, Tsuyoshi et al.); 〒1600023 東京都新宿区西新宿 8-8-1 5-2 0 1 Tokyo (JP).

(81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

[続葉有]

(54) Title: ORGANIC EL DRIVE CIRCUIT AND ORGANIC EL DISPLAY DEVICE USING THE SAME

(54) 発明の名称: 有機 EL 駆動回路およびこれを用いる有機 EL 表示装置



10... <COLUMN DRIVER>
2G... G-REFERENCE CURRENT GENERATION CIRCUIT
2b... REGISTER
2B... B-REFERENCE CURRENT GENERATION CIRCUIT
A... R-REFERENCE CURRENT GENERATION CIRCUIT
1... REFERENCE CURRENT GENERATION CIRCUIT
7... DATA CONVERSION CIRCUIT (ROM)
6... REGISTER
51... γ -CORRECTION RESET PULSE GENERATION CIRCUIT
12... CONTROL CIRCUIT

(57) Abstract: A γ -correction circuit is formed by a switch circuit (52) for receiving a reset pulse and connecting a terminal pin (X_R) to a predetermined potential line, a correction data generation circuit (7) for generating correction data (TDi) for correcting a light emission period in accordance with display data in order to subject the luminance of an OEL element (9) to the γ -correction, and a reset pulse generation circuit (51) for receiving a timing control signal (TP) and the correction data (TDi) and generating a reset pulse of the pulse width corresponding to the γ -correction. By providing the γ -correction circuit corresponding to the terminal pin (X_R), it is possible to suppress the area occupied by the organic EL drive circuit and the γ -correction circuit of the organic EL display device.

[続葉有]

WO 2005/091264 A1



(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告書

(48) この訂正版の公開日: 2005 年 11 月 3 日

(15) 訂正情報:

PCTガゼット セクションIIの No.44/2005 (2005 年 11 月 3 日)を参照

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(57) 要約:

リセットパルスを受けて所定の電位ラインに端子ピン (X_R) を接続するスイッチ回路 (52) と、OEL素子 (9) の輝度を γ 補正するために表示データに応じて発光期間を補正する補正データ (TDi) を生成する補正データ生成回路 (7) と、タイミングコントロール信号 (TP) と補正データ (TDi) とを受けて γ 補正に応じたパルス幅のリセットパルスを発生するリセットパルス発生回路 (51) とからなる γ 補正回路を端子ピン (X_R) に対応して設けることにより、有機EL駆動回路および有機EL表示装置の γ 補正回路の占有面積を抑える。